DV N°2 - Vacances d'hiver

Analyse & Traitement analogique de l'information





▲ Module SEI - TD

■ Début S2

Fév 2020

poujouly.net

IUT DE CACHAN

Dépt GEii1 DUT S2

Ce second devoir de vacances vous propose de revenir sur les thèmes essentiels abordés depuis le début

Exercice 1 : Générateur de test pour lignes de téléphone

Afin de tester les lignes téléphoniques, on dispose d'un testeur portable permettant d'injecter de tonalité simple multiple. Dans un premier temps on délivre sur la sortie de test un signal sinusoïdal tel que $S_{1T}(t)=U.cos(2\pi.fa.t)$ avec U=1,6V et fa=1kHz



Q2: Représenter le signal S_{1T} en fonction du temps en précisant sa période.

Q3: Exprimer et calculer la valeur efficace de ce signal.

Afin de compléter le test de la ligne, il est possible d'obtenir une sortie avec 2 tonalités. Dans ce cas on dispose sur la sortie du signal : $S_{2T}(t) = U_1.\cos(2\pi.f_1.t) + U_2.\cos(2\pi.f_2.t)$ avec $U_1 = 2V$ $U_2 = 1V$ $f_1 = 500$ Hz & $f_2 = 3000$ Hz.

04 : Représenter le spectre en amplitude et en puissance normalisée du signal S_{2T}

Q5 : A partir du tracé précédent en déduire l'expression de la valeur efficace du signal S_{2T} en fonction de U₁ et U₂ et effectuer l'application numérique correspondante.

On connecte ce signal sur l'oscilloscope TDS2014B qui effectue une analyse FFT dont le niveau en amplitude est affiché en dBV. On rappelle que UdBV = 20.log

O6: Prévoir les niveaux en dBV des 2 composantes fréquentielles que l'on doit mesurer sur l'oscilloscope?

Exercice 2 : Histoire de condensateur

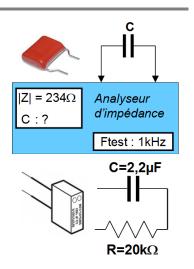
01: Ouelle est l'expression de l'impédance complexe d'un condensateur C ? Ouel est alors le module de l'impédance pour un condensateur C en fonction de la fréquence f?

Q2 : On effectue une mesure du module de l'impédance d'un condensateur sur un analyseur d'impédance et l'on obtient $|Z|=234\Omega$ pour une fréquence test de 1kHz comme le montre la figure suivante. En déduire la valeur de C.

Le module représenté ci-contre et associant un condensateur de 2,2µF en série avec une résistance de $20k\Omega$ était utilisé dans les tests pour les lignes téléphoniques classiques. On note Ztest l'impédance de ce circuit.

Q3 : Lorsque la fréquence f tend vers 0 comment se comporte l'impédance Ztest de ce circuit?

Q4 : Comment se comporte l'impédance Ztest pour les fréquences supérieures à 300Hz?



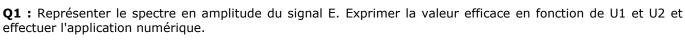
♣ Exercice 3 : Un filtre audio

On s'intéresse à un filtre permettant de rehausser certaines composantes fréquentielles d'un signal audio et dont le gain de la fonction de transfert est représenté sur la figure ci-contre.

On considère le signal d'entrée E tel que :

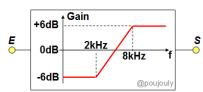
 $E(t) = U1.cos(2\pi.f1.t) + U2.cos(2\pi.f2.t)$

avec U1=500mV, U2=400mV f1=1kHz & f2=10kHz



Q2 : Quelle est la relation entre le module d'un filtre et le gain en dB ? En déduire la valeur du module pour un gain de +6dB puis de -6dB. Représenter alors le spectre en amplitude du signal S.

Q3 : En effectuant une analyse FFT du signal de sortie dans le cadre d'une autre expérience on note la présence d'une composante à 1,5kHz dont le niveau est de -6dBV et d'une composante à 9kHz dont le niveau est de 0dBV. Représenter le spectre que l'on obtient sur l'entrée du montage.

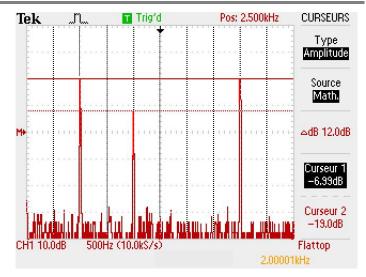


On effectue une analyse FFT d'un signal audio composé de plusieurs composantes sinusoïdales harmoniques.

Q1: Déterminer les 3 valeurs de fréquences constituant le signal audio. Si l'on désigne par fa la fréquence la plus faible quelles sont les expressions des 2 autres fréquences en fonction de fa ?

Q2 : On note V1 l'amplitude crête commune aux 2 composantes sinusoïdales et V2 l'amplitude crête de la composante sinusoïdale restante. A partir des indications fournies sur l'analyse fréquentielle en déduire les valeurs de V1 et V2.

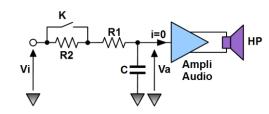
Q3: Donner l'expression du signal Vaudio(t) en fonction de t, V1, V2 et fa.



♣ Exercice 5 : Un filtre passe bas pour amplificateur audio

On considère le circuit ci-contre utilisé en entrée d'un amplificateur audio pour une application de filtrage et pour lequel on donne R1=12k Ω et C=680pF. On considère dans un premier temps l'interrupteur K fermé.

Q1 : Quel est le type de filtre réalisé par ce circuit ? Rappeler l'expression de la fréquence de coupure de ce filtre et effectuer l'application numérique.



Q2 : Donner la nouvelle expression de la fréquence de coupure du filtre lorsque l'interrupteur K est ouvert.

Q3 : Calculer la valeur de la résistance R2 afin d'obtenir une fréquence de coupure de 3400Hz correspondant à une bande passante en qualité téléphonique.

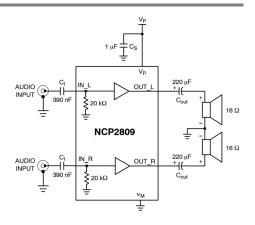
♣ Exercice 6 : Un amplificateur audio

Le schéma simplifié ci-contre représente la mise en œuvre d'un amplificateur stéréo intégré NCP2809.

Q1 : Quelle est la nature des filtres formés par les couples $Cout/16\Omega$ et $C_I/20k\Omega.$

Q2 : Calculer les fréquences de coupure fc pour ces 2 filtres. Ces valeurs sont elles compatibles avec un signal audio ?

 ${\bf Q3}$: Le circuit est alimenté sous une tension simple 5V et possède en sortie une composante continue So=2,5V. Lorsque l'on connecte un signal audio sinusoïdal de test en entrée on obtient sur la sortie OUT_L le signal : S(t)=So+Sa.sin(2 π .fa.t) avec So=2,5V, Sa=1V et fa=1kHz. Représenter le signal aux bornes du haut-parleur de 16Ω en régime permanent.



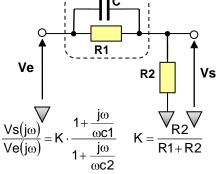
Exercice 7 : Etude d'un circuit de préaccentuation

On s'intéresse au montage représenté ci-contre dans lequel on donne R2=3k Ω R1=27k Ω et C=1nF.

Q1 : Lorsque la fréquence du signal d'entrée tend vers 0, comment se comporte le condensateur C ? Dans ces conditions exprimer Vs en fonction de Ve.

Q2 : Lorsque la fréquence est cette fois ci très grande, comment se comporte le condensateur C ? Dans ces conditions exprimer Vs en fonction de Ve.

Q3 : Afin de caractériser de façon plus précise le montage, exprimer la fonction de transfert de ce montage et montrer qu'elle peut se mettre sous la forme indiquée ci-contre.



Exprimer oc1 et oc2 en fonction de R1,R2 et C. Calculer les valeurs de fc1 et fc2 ainsi que du coefficient K.

Q4 : Tracer le diagramme de Bode asymptotique et réel uniquement en gain sur un papier semilog.